LOOP C 仿真分析

输入： 116×116×32，ksize=3，stride=1

输出： 114×114×8

理想时间：114×114×32×8×9 / 512 = 58482 cycles

实际时间：77492 cycles

效率：75.46%

制约运行效率的因素：

1. tile越大效率越高；
2. 层数越多效率越高；
3. 不同loop b之间输入特征的切换。（critical）

接下来需要做的工作：

1. 输入数据的准备，python下golden文件的准备；
2. DLA的AXI封装问题，以及DDR、CPU的使用；
3. LOOP D的仿真。







